

(19) 世界知的所有権機関  
国際事務局



(43) 国際公開日  
2005 年 12 月 1 日 (01.12.2005)

PCT

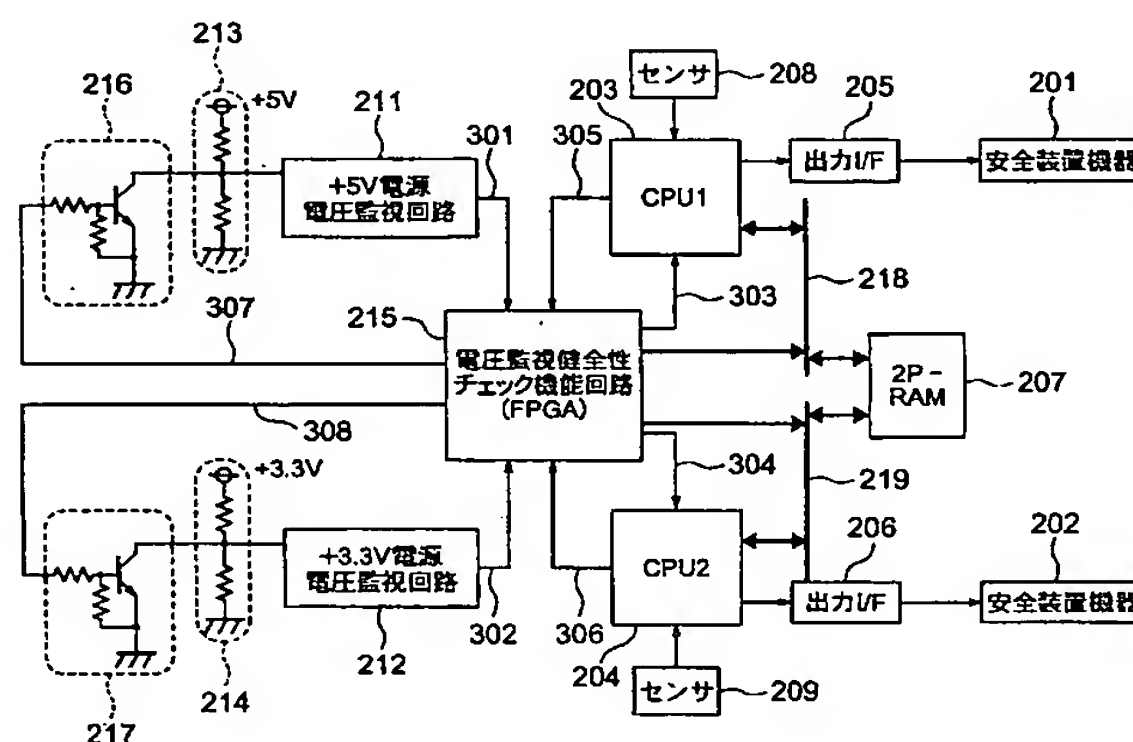
(10) 国際公開番号  
WO 2005/113401 A1

- (51) 国際特許分類<sup>7</sup>: B66B 5/02 丸の内二丁目 2 番 3 号 三菱電機株式会社内 Tokyo (JP).
- (21) 国際出願番号: PCT/JP2004/007404
- (22) 国際出願日: 2004 年 5 月 24 日 (24.05.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (71) 出願人 (米国を除く全ての指定国について): 三菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI KAISHA) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目 2 番 3 号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 地田 章博 (CHIDA, Akihiro) [JP/JP]; 〒1008310 東京都千代田区
- (74) 代理人: 曾我 道照, 外 (SOGA, Michiteru et al.); 〒1000005 東京都千代田区丸の内三丁目 1 番 1 号 国際ビルディング 8 階 曾我特許事務所 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD,

[続葉有]

(54) Title: ELEVATOR CONTROLLER

(54) 発明の名称: エレベータ制御装置



201.. SAFETY DEVICE APPARATUS  
202.. SAFETY DEVICE APPARATUS  
205.. OUTPUT I/F  
206.. OUTPUT I/F  
208.. SENSOR  
209.. SENSOR  
211.. +5V POWER SUPPLY VOLTAGE MONITOR CIRCUIT  
212.. +3.3V POWER SUPPLY VOLTAGE MONITOR CIRCUIT  
215.. VOLTAGE MONITOR INTEGRITY CHECK FUNCTION CIRCUIT (FPGA)

(57) Abstract: An elevator controller in which a power supply voltage being fed to a processing section is monitored by a power supply voltage monitor circuit. A voltage monitor integrity check function circuit outputs a monitoring input voltage forced alteration signal for forcibly altering a power supply voltage being inputted to the power supply voltage monitor circuit in response to a control signal from the processing section. A voltage abnormality detection signal from the power supply voltage monitor circuit is also inputted to the voltage monitor integrity check function circuit. The processing section performs integrity check of the power supply voltage monitor circuit by reading data held in the voltage monitor integrity check function circuit.

[続葉有]



WO 2005/113401 A1



SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約: エレベータ制御装置においては、電源電圧監視回路により、処理部に供給される電源電圧が監視される。電圧監視健全性チェック機能回路は、電源電圧監視回路に入力される電源電圧を強制的に変更するための監視用入力電圧強制変更信号を処理部からの制御信号に応じて出力する。また、電圧監視健全性チェック機能回路には、電源電圧監視回路からの電圧異常検出信号が入力される。処理部は、電圧監視健全性チェック機能回路に保持されたデータをリードすることにより電源電圧監視回路の健全性チェックを行う。